PATENT ABSTRACTS OF JAPAN

(11)Publication number:

61-196175

(43)Date of publication of application: 30.08.1986

(51)Int.Cl.

G01R 31/26

(21)Application number: 60-036341

(71)Applicant: HITACHI LTD

(22)Date of filing:

27.02.1985

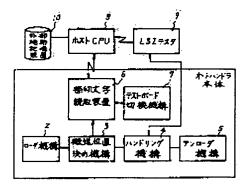
(72)Inventor: UCHIBORI TAKEYOSHI

TAKEDA KATSUHIKO

(54) AUTOMATIC HANDLER FOR AUTOMATICALLY CHANGING OVER KIND OF PRODUCTS

PURPOSE: To contrive automation and labor saving of inspection work, by providing a printed character reader ad an automatic test adaptor board change-over mechanism for ICs/LSIs.

CONSTITUTION: ICs/LSIs set on a loader mechanism 2 are supplied sequentially to a positioning mechanism 3 and when the positioning is completed, an end signal is fed to a printed character reader 6. After finishing the reading, the unit 6 sends the data read to a host CPU 8 and an automatic test adaptor board change-over mechanism 7. On the other hand, the CPU 8 in which a table of test data product names and the like for the respective ICs/LSIs product names are memorized and collates the product name sent from the unit 6 with the product names of the table to identify data corresponding to the coincident item name and stores the matched data from an external memory 10 by indexing to be processed to such a level that it is can be tested with an LSI tester 9. Then, the processed data is fed to the tester 9. The mechanism 7 processes the product name data received to automatically turn it to the corresponding test adaptor board. At the same time, the tester 9 is started to perform a test on set conditions to discriminate and the product inspected is discharged 5.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

⑲ 日本国特許庁(JP)

⑩特許出願公開

⑫ 公 開 特 許 公 報 (A) 昭61 - 196175

(1) Int Cl . 1

識別記号

庁内整理番号

❸公開 昭和61年(1986)8月30日

G 01 R 31/26

G - 7359 - 2G

審査請求 未請求 発明の数 1 (全3頁)

図発明の名称 品種自動切換えオートハンドラ

②特 顋 昭60-36341

20出 **夏** 昭60(1985) 2月27日

⑫ 発明者 内堀 剛好 ⑫ 発明者 竹田 勝彦 案野市堀山下1番地 株式会社日立製作所神奈川工場内

秦野市堀山下1番地 株式会社日立製作所神奈川工場内

⑪出 願 人 株式会社日立製作所

東京都千代田区神田駿河台4丁目6番地

四代 理 人 弁理士 小川 勝男 外1名

明 細 書

- 1 発明の名称 品種自動切換えオートハンドラ
- 2 特許請求の範囲
- 5. 発明の詳細な説明
- (発明の利用分野)

本発明は、LSI検査等のマテハンの自動化 に係り、特に検査工数の低減、省力化に有効な オートハンドラに関する。

〔発明の背景〕

従来のオートハンドラについては、タケダ理

研(鉄)発行のカタログ LSI/VLSI TEST SYSTEMS ADVANTEST (1985年10月) P15~P16 に Handler として製品紹介されて いる。

〔発明の目的〕

本発明の目的は、試験すべき多品種のIC/ LSIに関し、各品種に対応する検査データ及 びテストアダプタポードを自動的に切換え試験

特開昭61-196175(2)

し、人手介入を全く必要としたい I C / L S I 用オートハンドラを提供することにある。

(発明の概要)

本発明の特徴は、上記目的を達成するためには験すべきIC/LSIの捺印文字を、例えば画像処理方式による捺印文字読取り装置でガタボード自動切換機構に送り、ホストCPUかかまったするは験データ、は験プログラムが検索されたSIテスタへ返されるという一連の品種切換動作を自動で行なりものである。

〔発明の実施例〕

以下、本発明の一実施例を旅付図面に基づいて説明する。

第1図は、本発明による品種自動切換をオートハンドラと関係機器のブロック図である。1 は品種自動切換をオートハンドラ本体、2はI C/LSIを順次供給するローダ機構、3は供給されたIC/LSIをあらかじめ設定した所

- ド自動切換え機構 7 に送る。第 2 図は、各 I C/LSI品名に対応する試験データ名、試験 プログラム名及びテストアダプタポードのテー プルを示す。とのテーブルは、ホストCPUB の内部配憶装置に記憶されており、ホストCP U 8 は捺印文字読取り装置 6 から送られた品名 とテーブルの品名を照合比較し、一致した品名 に対応する行のデータを、例えば品名 n.、試験 データ名 da、 試験プログラム名 pa、テストアダ プタポード taを抜き出してくる。次にホストC PU8は、試験データ名 de及び試験プログラム 名 paで表わされるデータを外部記憶装置10よ り索引して一致したデータを8の内部配賃装置 に格納し、LSIテスタタが試験実行できるレ ベルにデータ処理し、LSIテスタタに処理デ - タを受け渡す。

一方テストアダプタボード自動切換え機構 7 は、受信した品名データを処理し、該当するテストアダプタボードに自動的に切換える。この間被試験物のIC/LSIは搬送位置決め機構

定の位置まで搬送し位置決めを行なり搬送位置 決め機構、4は被試験物となるIC/LSIを テストヘッドヘハンドリングするハンドリング 機構、5は試験終了したLSIを良否に判別し 収納するアンローダ機構、6はIC/LSIの 捺印文字読取り装置で実施例では画像処理方式 によっている。7はテストボード切換を機構で 関係機器として外部補助配置装置10を持つホストCPU8及びLSIテスタ9がある。

次に品種自動切換えまートハンドラの動作について説明する。ローダ機構2にセット、準備されたIC/LSIは該機構2により順次機機送位置決め機構3に供給されてくる。搬送位置決め機構3は供給されたIC/LSIを所定のした時点で、完了信号を捺印文字読取り装置6に送号を受信確認後読取りを開始する。該装置6に対の品を受信確認後読取りデータをIC/LSIの品名として、ホストCPU8とテストアダプ

3 よりハンドリング機構 4 によりテストヘッド にセットされ試験準備完となる。 この時、 LS Iテスタ 9 に試験開始の起動がかかり、 LSI テスタ 9 はテストヘッドにセットされたIC/ LSIに一致した試験条件、試験データで試験 される。試験終了後は良否によってアンロータ 機構 5 で判別排出される。

本実施例によれば、多品種のIC/LSIの 試験が全自動で実施でき、検査効率向上の効果 がある。

〔発明の効果〕

本発明によれば、多品種少量生産のIC/L SIの試験が効率良く実施でき、検査作業の自動化、省力化に大きな効果がある。

4. 図面の簡単な説明

第1 図は本発明の一実施例の品種自動切換オートハンドラのブロック図、第2 図はLSI品名に対応する各バラメータをテーブル形式で示す表示図である。

2 … ローダ機構

特開昭61-196175(3)

5 … 鍛送位置決め機構

4 … ハンドリング機構

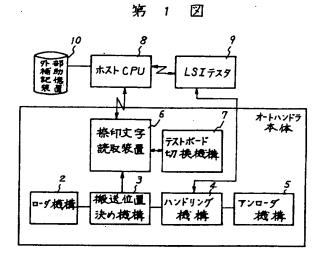
5 … アンローダ 機構

6 … 捺印文字読取り装置

8 ··· ホストCPU

9 … L S I テスタ

10 ··· 外部補助配貸装置



第 2 図

LSI品名	試験データ	試験加加	テストアダプタポード
n_i	d1	Ρ,	t,
Πz	dz	P2	ŹΖ
· 113	ds	ρ,	±s
	1_		(
n_n	dn	Pn	**n



代理人弁理士 小 川 勝 」